



深圳市思泽远科技有限公司
SHENZHEN SI ZE YUAN TECHNOLOGY CO.,LTD.

规格书

TP4056

封装	电池电压	充电电流	输入电压	OVP	电量指示	VCC防反接	BAT防反接	NTC	EN使能
ESOP8	4.2V/4.35V	1A	4.5~5.5V		2LED				

版本：V3.0

日期：2022.09.05

声明：深圳市思泽远科技有限公司保留更改本文件的权利，恕不另行通知。思泽远科技提供的信息被认为是准确可靠的，但是，思泽远科技不对本文件中可能出现的任何错误提供担保。请联系思泽远科技以获取规格书最新版本下订单。思泽远科技不承担因其使用而侵犯第三方专利或其他权利的任何责任，此外思泽远科技产品未被授权用于重要医疗设备/系统或航空设备/系统等关键部件，其中未经思泽远科技明确书面批准，产品可能会对用户造成重大影响，我司不承担任何责任。

联系地址：深圳市宝安区西乡镇宝民二路好运来商务大厦A座7楼7001-7007室
联系电话：0755-29112251/29556853 网址：www.TP0755.cn

目 录

一、概述	1
二、产品特点	1
三、应用范围	2
四、典型应用电路	2
五、 引脚排序图	2
六、 最大额定值	3
七、 工作范围	3
八、 电路内部框图	4
九、电气特性	5
十、功能描述	6
十一、典型运用	10
十二、封装描述	11

一、概述

TP4056是一款完整的采用恒定电流/恒定电压的单节锂电池线性充电器，并带有锂电池正负极反接保护功能，可以保护芯片和用户安全。

由于采用了内部PMOSFET 架构，加上防倒充电路，所以不需要外部检测电阻和隔离二极管。热反馈可对充电电流进行调节，以便在大功率操作或高环境温度条件下对芯片温度加以限制。充电电压固定于4.2V，而充电电流可通过一个电阻进行外部设置。当充电电流在达到最终浮充电压之后降至设定值1/10 时，TP4056将自动终止充电循环。

当输入电压(交流适配器或 USB 电源) 被拿掉时，TP4056自动进入一个低电流状态，将电池漏电流降至 $2\mu\text{A}$ 以下。也可将 TP4056 置于停机模式，从而将供电电流降至 $45\mu\text{A}$ 。TP4056的其它特点包括充电电流监控器、欠压闭锁、自动再充电和一个用于指示充电结束和输入电压接入的状态引脚。

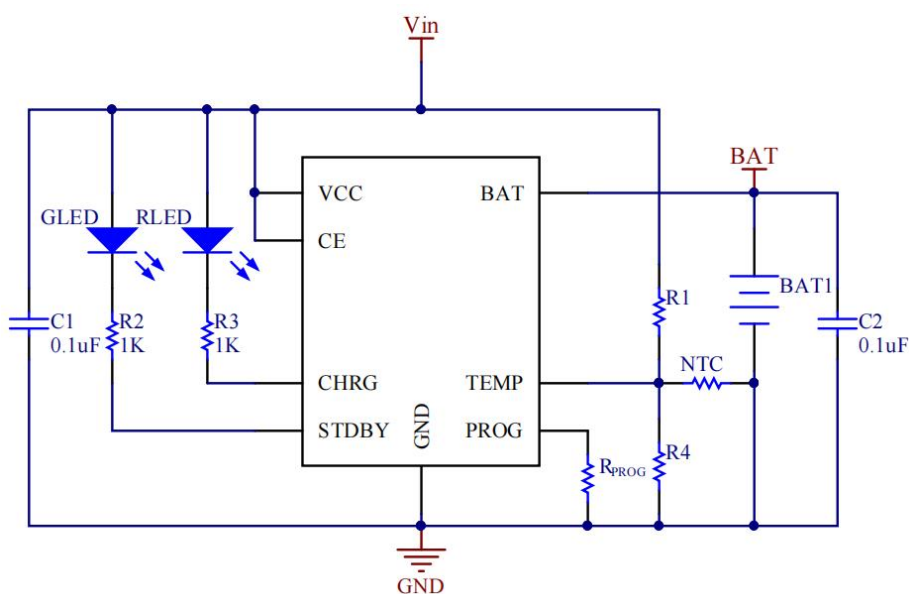
二、产品特点

- 锂电池正负极反接保护
- 高达 1A 的可编程充电电流
- 无需 MOSFET、检测电阻器或隔离二极管
- 恒定电流/恒定电压操作，并具有可在无过热危险的情况下实现充电速率最大化的热调节功能
- 直接从 USB 端口给单节锂离子电池充电
- 精度达到 $\pm 1\%$ 的 4.2V 预设充电电压
- 用于电池电量检测的充电电流监控器输出
- 自动再充电
- 充电输入电压过压保护
- 2.9V 涓流充电
- 软启动限制了浪涌电流
- C/10 充电终止；
- ESOP8封装

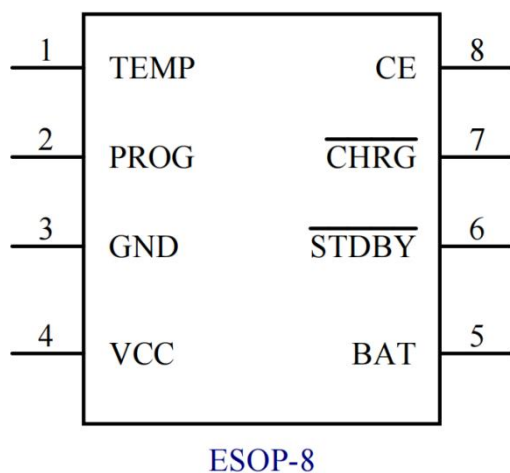
三、应用范围

- 移动电话、PDA、MP3 播放器
- 充电座
- 蓝牙应用
- 其他手持设备

四、典型应用电路



五、引脚排序图



引脚名	引脚编号	说明
TEMP	1	电池温度检测输入端
PROG	2	恒流充电电流设置和充电电流监测端
GND	3	芯片地
VCC	4	电源输入引脚
BAT	5	充电电流输出引脚
STDBY	6	开漏输出的充电完成指示端
CHRG	7	开漏输出的充电状态指示端
CE	8	芯片使能引脚，高电平有效
Thermal PAD	9	散热片，连接到地。

六、最大额定值

VCC V~9V

PROG V~VCC+0.3V

BAT V ~ 5 V

CHRG STDBY V~6V

工作温度(TJ) -40℃~+85℃

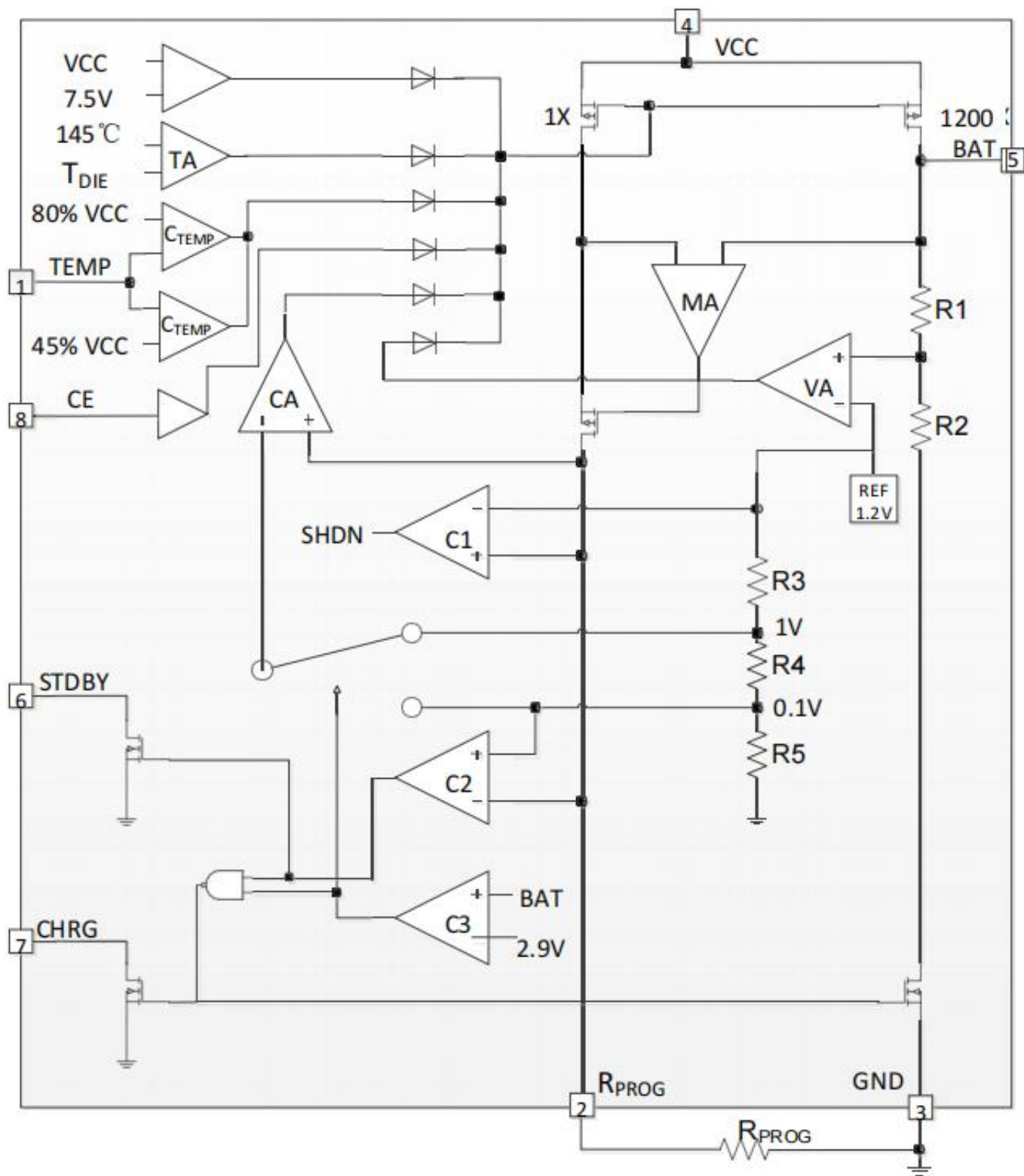
存储温度(TSTG) -40℃~+125℃

七、工作范围

VCC V~5.5V

(1) IC 的工作范围超出最大额定值时，器件可能会有所损坏；IC实际工作在最大额定值下或者其它任何的超过推荐操作条件下都是不建议的；IC持续工作在最大额定条件下可能会影响器件的可靠性。最大额定值只是耐压的额定值

八、电路内部框图



九、电气特性

(无特别说明, $V_{IN}=5V$, $T_A=25^{\circ}C$)

参数	符号	条件	最小值	典型值	最大值	单位
输入电压范围	V_{CC}		4.0	5	9.0	V
输入电压过压保护阈值	$VOVP$			7.5		V
输入电压电流	I_Q	充电模式, $R_{PROG}=1.2k$		150	500	μA
		待机模式(充电终止)		45	100	μA
		停机模式(R_{PROG} 未连接, $V_{CC} < V_{BAT}$, or $V_{CC} < V_{UV}$)		45	100	μA
稳定输出(浮充)电压	V_{FLOAT}	$0^{\circ}C \leq T_A \leq 85^{\circ}C$, $I_{BAT} = 40mA$	4.158	4.200	4.242	V
BAT 引脚电流	I_{BAT}	$R_{PROG} = 2.4k$, 电流模式	400	500	550	mA
		$R_{PROG} = 1.2k$, 电流模式	950	1000	1050	mA
		待机模式, $V_{BAT} = 4.2V$	0	-2.5	-6	mA
		停机模式, (R_{PROG} 未连接)		± 1	± 2	μA
		睡眠模式, $V_{CC} = 0V$		-1	-2	μA
涓流充电电流	I_{TRIKL}	$V_{BAT} < V_{TRIKL}$, $R_{PROG} = 1.2k$	110	120	130	mA
涓流充电阈值电压	V_{TRIKL}	$R_{PROG} = 1.2k$, V_{BAT} 上升	2.7	2.9	3.0	V
涓流充电迟滞电压	V_{TRHYS}	$R_{PROG} = 1.2k$	60	80	100	V
VCC 欠压闭锁阈值电压	V_{UV}	V_{CC} 从低到高	3.7	3.95	4.1	mV
VCC 欠压闭锁迟滞电压	V_{UVHYS}		150	200	300	mV
VCC-VBAT 闭锁门限电压	V_{ASD}	V_{CC} 从低到高	60	100	140	mV
		V_{CC} 从高到低	5	30	50	mV
电池反接保护电压	V_{REV}	V_{BAT} 从高到低, $V_{BAT}-V_{GND}$		-70		mV
电池反接保护迟滞电压	V_{REHYS}	V_{BAT} 从低到高, $V_{BAT}-V_{GND}$		-30		mV
C/10 终止电流门限	I_{TERM}	$R_{PROG} = 2.4k$	50	60	70	mA
		$R_{PROG} = 1.2k$	110	120	130	mA
PROG 引脚电压	V_{PROG}	$R_{PROG} = 1.2k$, 电流模式	0.9	1.0	1.1	V
CHRG 引脚输出低电压	V_{CHRG}	$I_{CHRG} = 5mA$		0.3	0.6	V
STDBY 引脚输出低电压	V_{CHRG}	$I_{STDBY} = 5mA$		0.3	0.6	V
再充电电池门限电压	ΔV_{RECHRG}	$V_{FLOAT} - V_{RECHRG}$	100	150	200	mV
限定温度模式中的结温	T_{LIM}			145		$^{\circ}C$
功率 FET 导通电阻	R_{ON}			440		m Ω
软启动时间	t_{SS}	$I_{BAT} = 0$ to $I_{BAT} = 1000V/R_{PROG}$		20		μs
再充电比较器滤波时间	$t_{RECHARGE}$	V_{BAT} 高至低	0.8	1.8	4.0	ms
终止比较器滤波时间	t_{TERM}	I_{BAT} 降至 $I_{CHG}/10$	0.8	1.8	4.0	ms
PROG 引脚上拉电流	I_{PROG}			1.0		μA
TEMP 引脚高端翻转电压	V_{TEMP-H}			80	82	%VCC
TEMP 引脚低端翻转电压	V_{TEMP-L}		43	45		%VCC
EN 引脚输入高电平阈值	V_{ENH}		1.2			V
EN 脚输入低电平阈值	V_{ENL}				0.6	V

十、功能描述

TP4056 是一款完整的单节锂离子电池采用恒定电流/恒定电压线性充电器。它能够提供高达 1A 的充电电流（借助一个热设计良好的PCB布局）和±1% 精度的浮充电压。TP4056集成了一个内部P沟道功率MOSFET及热调节电路，无需隔离二极管或外部电流检测电阻。因此，基本充电器电路仅需两个外部元件。不仅如此，TP4056还可以接USB电源工作。

正常充电循环

当 VCC 引脚电压升至 UVLO 门限电平以上且在PROG 引脚与地之间连接了一个精度为 1%的设定电阻或当一个电池与充电器输出端相连时，一个充电循环开始。如果 BAT引脚电平低于2.9V，则充电器进入涓流充电模式。在该模式中，TP4056 提供约 1/10 的设定充电电流，以便将电池电压提升到一个安全的电平，从而实现满电流充电。当 BAT引脚电压升至 2.9V 以上时，充电器进入恒流模式，此时向电池提供恒定的充电电流。当 BAT 引脚电压达到最终浮充电压（4.2V）时，TP4056进入恒压充电模式，且充电电流开始减小。当充电电流降至设定值的1/10，充电循环结束。

充电电流设定

充电电流是采用一个连接在PROG引脚与地之间的电阻来设定的。电池充电电流是PROG引脚输出电流的1200倍。设定电阻和充电电流采用下列公式来计算：

$$R_{PROG} = \frac{1200}{I_{CHG}} \quad \text{或} \quad I_{CHG} = \frac{1200}{R_{PROG}}$$

从BAT引脚输出的充电电流可通过监视PROG引脚电压随时确定，公式如下：

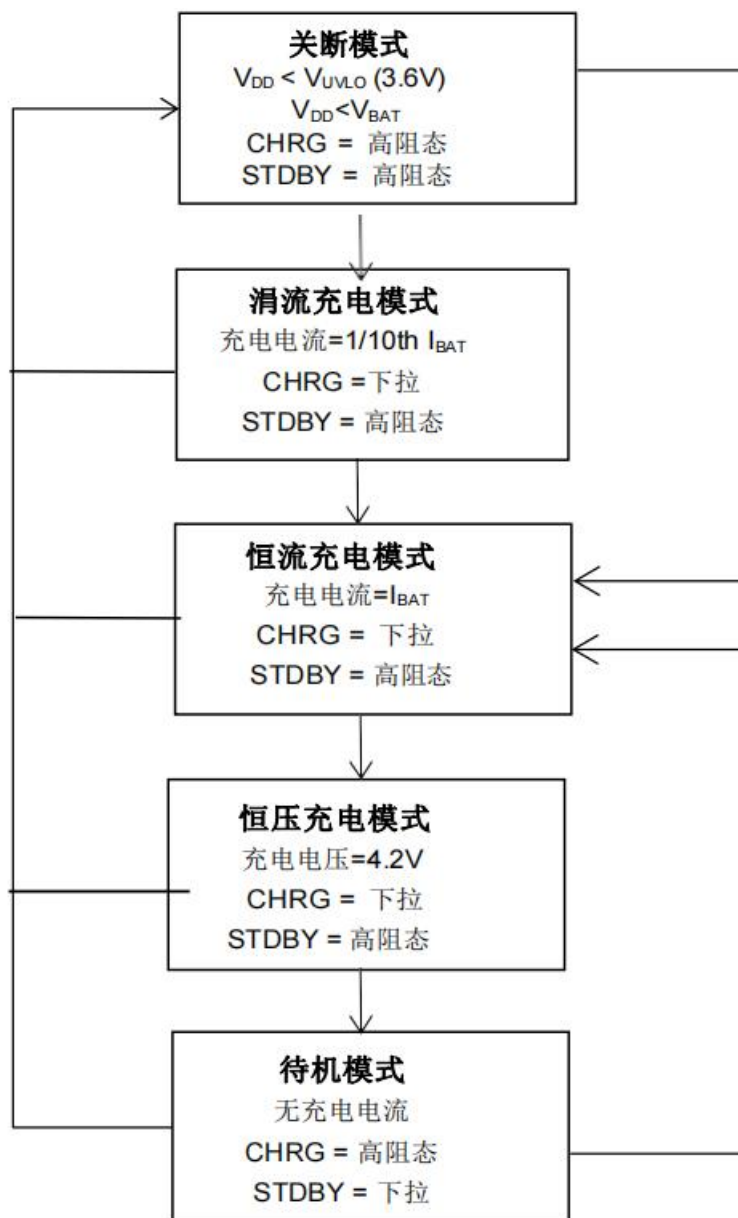
$$I_{BAT} = \frac{V_{PROG} \cdot 1200}{R_{PROG}}$$

充电终止

当充电电流在达到最终浮充电压后降至设定值的1/ 10 时，充电循环被终止。该条件是通过采用一个内部滤波比较器对 PROG 引脚进行监控来检测的。当 PROG 引脚电压降至 100mV 以下的时间超过tTERM （一般为 1.8ms）时，充电被终止。充电电流被关断，TP4056 进入待机模式，此时输入电源电流降至 45uA。

（注：C/10 终止在涓流充电和热限制模式中失效）。充电时，BAT 引脚上的瞬变负载会使 PROG 引脚电压在 DC 充电电流降至设定值的 1/10 之间短暂地降至 100mV 以下。终止比较器上的 1.8ms 滤波时间(tTERM)确保这种性质的瞬变负载不会导致充电循环过早终止。一旦平均充电电流降至设定值的1/10 以下，TP4056 即终止充电循环并停止通过BAT引脚 提供任何电流。在这种状态下，BAT 引脚上的所有负载都必须由电池来供电。

在待机模式中，TP4056 对BAT 引脚电压进行连续监控。如果该引脚电压降到 4.05V 的再充电电压门限 (VRECHRG) 以下，则另一个充电循环开始并再次向电池供应电流。当在待机模式中进行充电循环的 手动再启动时，必须先断开输入电压然后再重新接入输入电压，或者通过控制 PROG 引脚来关断充电器然后再启动。如下图示出了一个典型充电循环的状态图。



充电状态指示

TP4056 集成两个开漏输出的状态指示引脚CHRG和STDBY。当TP4056处于充电状态时，CHRG 输出下拉，其它状态CHRG输出高阻态。充电完成时，STDBY 输出下拉。当电池温度异常时，CHRG和STDBY 都输出高阻态。

将TEMP引脚接地可以关闭电池温度监测功能。如果BAT引脚接一个10 μ F电容并且电池不连接，绿色 LED与红色LED将以 1-4s 的周期闪烁。

充电器状态	红色 LED CHRG	绿色 LED STDBY
充电	亮	灭
充电终止	灭	亮
欠压闭锁，电池温度异常或 电 池未连接（TEMP 引脚使用 时）	灭	灭
BAT 引脚接 10uF 电容且电池 未连接(TEMP=GND)	绿色 LED 与红色LED 将以 1-4s 的周期闪烁	

电池反接保护

TP4056 内部集成了电池反接保护电路，可有效防止在装配或应用中电池反接导致的芯片损坏。当 BAT引脚电压低于GND 电压 70mV ，判断为电池反接，关闭内部充电回路；当BAT引脚电压回升至低于GND电压30mV，判断为电池正常接入，此时如果 BAT 引脚电压低于涓流充电阈值，则进入涓流充电状态，如果BAT引脚电压大于涓流充电阈值，则进入恒流充电状态。

热限制

如果芯片温度升高到预设值 145℃，内部热反馈环路将减小充电电流。该功能可防止 TP4056 过热，并允许用户提高给定电路板功率处理能力的上限而没有损坏 TP4056 的风险。在保证充电器将在最坏情况下自动减小电流的前提下，可根据典型（而不是最坏情况）环境温度来设定充电电流。

欠压闭锁（UVLO）

一个内部欠压闭锁电路对输入电压进行监控，并在VCC 升至欠压闭锁门限以上之前使充电器保持在停机模式。UVLO 电路将使充电器保持在停机模式。如果UVLO比较器发生跳变，则在VCC升

至比电池电压高 100mV之前充电器将不会退出停机模式。

自动再充电

一旦充电循环被终止，TP4056立即采用一个具有1.8ms滤波时间的比较器来对BAT引脚上的电压进行连续监控。当电池电压降至 4.05V（大致对应于电池容量的80%至90%）以下时，充电循环重新开始。这确保了电池被维持在(或接近)一个满充电状态，并免除了进行周期性充电循环启动的需要。在再充电循环过程中，CHRG引脚输出进入一个强下拉状态。

稳定性考虑

只要电池与充电器的输出端相连，恒定电压模式反馈环路就能够在未采用一个外部电容的情况下保持稳定。在没有接电池时，为了减小纹波电压，建议采用一个输出电容。当采用大数值的低 ESR 陶瓷电容时，建议增加一个与电容串联的1Ω电阻。如果使用钽电容，则不需要串联电阻。在恒定电流模式中，位于反馈环路中的是PROG引脚，而不是电池。恒定电流模式的稳定性受 PROG 引脚阻抗的影响。当PROG引脚上没有附加电容，RPROG 选择高达 20k 时充电器可以稳定。然而 PROG 节点的额外电容会减小设定电阻的最大容许阻值。PROG 引脚上的极点频率应保持在 100kHz 以上。因此，如果 PROG 引脚存在一个容性负载，CPROG，则可采用下式来计算RPROG的最大电阻值：

$$R_{PROG} \leq \frac{1}{2\pi \cdot 10^5 \cdot C_{PROG}}$$

用户更感兴趣的是充电电流而不是瞬态电流。例如，如果一个运行在低电流模式的开关电源与电池并联，则从 BAT 引脚流出的平均电流通常比瞬态电流脉冲更加重要。在这种场合，可在 PROG 引脚上采用一个简单的 RC 滤波器来测量平均的电池电流。

(如图1所示)。在 PROG 引脚和滤波电容之间增设了一个 10k 的电阻以确保稳定性。

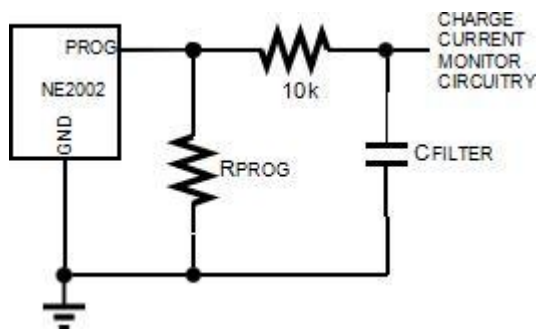


图 1 隔离 PROG 引脚上的容性负载和滤波器

功耗考虑

芯片结温依赖于环境温度、PCB 布局、负载和封装类型等多种因素。功耗与芯片结温可根据以下公式计算：

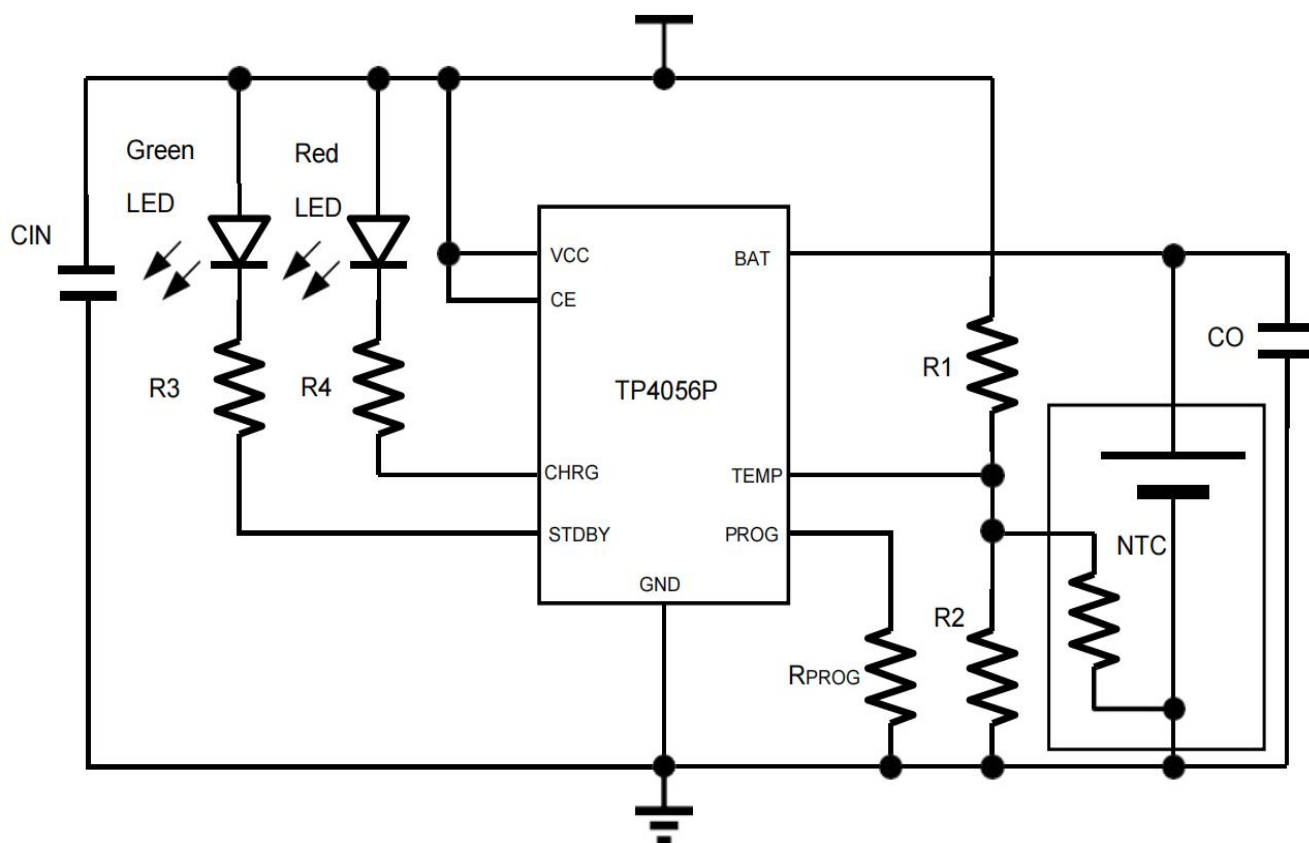
$$PD = R_{DS(ON)} \times I_{OUT}^2$$

根据 PD 结温可由以下公式求得：

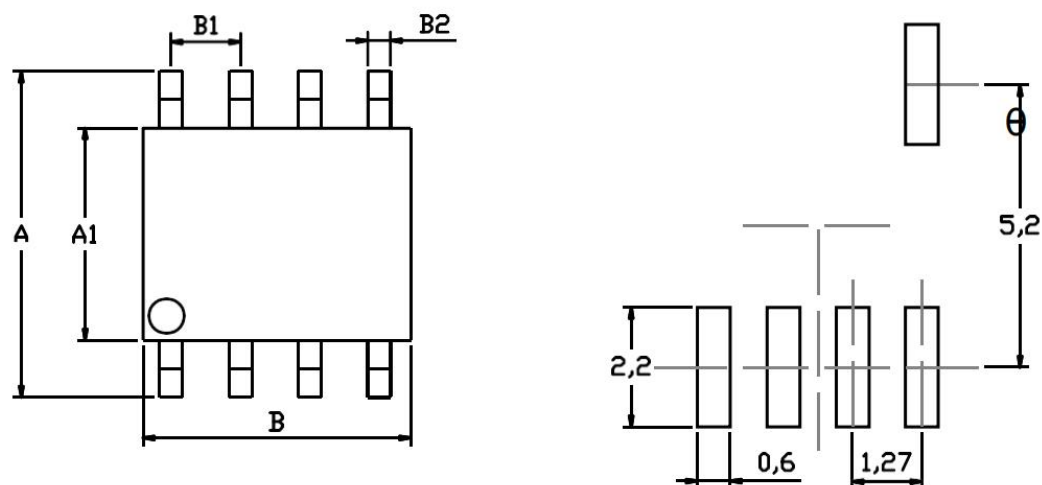
$$T_J = PD \times \theta_{JA} + T_A$$

其中：T_J 是芯片结温，T_A 是环境温度，θ_{JA} 是封装热阻。

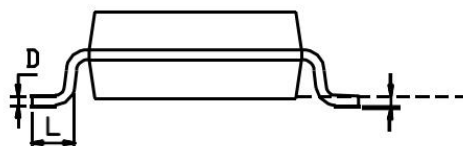
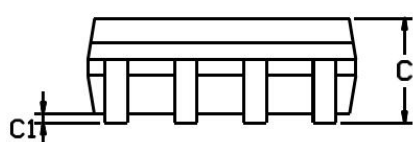
十一、典型运用



十二、ESOP8封装描述



ESOP8 package mechanical data



symbol	dimensions			
	millimeters		inches	
	min	max	min	max
A	5.8	6.2	0.2283	0.2441
A1	3.8	4	0.1496	0.1575
B	4.8	5	0.1890	0.1969
B1	1.27		0.0500	
B2	0.31	0.51	0.0122	0.0201
C		1.75MAX		0.0689MAX
C1	0.1	0.25	0.0039	0.0098
L	0.4	1.27	0.0157	0.0500
D	0.13	0.25	0.0051	0.0098
θ	0°	8°	0°	8°