



深圳市思泽远科技有限公司
SHENZHEN SI ZE YUAN TECHNOLOGY CO.,LTD.

规格书

SZY42F系列

24K 录放语音芯片

支持录放音 | 播放音乐 | 外挂USB/Flash/TF卡设备

版本：V3.0

日期：2021.11.08

声明：深圳市思泽远科技有限公司保留更改本文件的权利，恕不另行通知。思泽远科技提供的信息被认为是准确可靠的，但是，思泽远科技不对本文档中可能出现的任何错误提供担保。请联系思泽远科技以获取规格书最新版本下订单。思泽远科技不承担因其使用而侵犯第三方专利或其他权利的任何责任，此外思泽远科技产品未被授权用作于重要医疗设备/系统或航空设备/系统等关键部件，其中未经思泽远科技明确书面批准，产品可能会对用户造成重大影响，我司不承担任何责任。

目 录

一、芯片内部特性.....	1
1.1 CPU 内核.....	1
1.2 存储.....	1
1.3 时钟源.....	1
1.4 数字 IO.....	1
1.5 数字化外设.....	1
1.6 模拟外设.....	2
1.7 操作条件.....	2
1.8 封装规格.....	2
1.9 应用.....	2
二、引脚定义.....	3
2.1 引脚分配.....	3
2.2 SZY42F-SOP16 PIN 引脚说明描述.....	3
三、电气特性.....	5
3.1 绝对最大额定值.....	5
3.2 PMU 特性.....	5
3.3 IO 输入/输出电气逻辑特性.....	5
3.4 内部电阻器特性.....	6
3.5 模拟 DAC (PBO) 特性.....	6
3.6 ADC 特点.....	6
四、串口协议说明.....	7
五、串口协议参考表.....	8
六、SOP16 参考原理图.....	9
七、SOP16 芯片尺寸图.....	9

一、芯片内部特性

1.1 CPU内核

- 32位CPU，最高频率为160MHz
- 最大16KB 4路IC cache，可配置的部分方式作为通用用于CPU或其他用途的内存外围设备

1.2 存储

- 内置32KB SRAM（不包括IC cache）
- IC cache SRAM:4KB~12KB可配置

1.3 时钟源

- RC时钟频率约16MHz
- LRC（低功率RC）时钟频率大约32KHz
- HTC（低漂移内部高频RC）时钟频率为5MHz

1.4 数字IO

- 16个可编程I/O引脚
- USB DP/DM可配置为正常I/O引脚
- IO支持的一般性上拉（10k）、下拉（60k），强、弱输出，、输入和高阻抗
- 最多8个外部中断/唤醒源（可用低功率，可以多路复用到任意IO，带硬件滤波器）
- 输入通道和输出通道，提供任意IO输入和输出选项

1.5 数字化外设

- 一个全速USB 1.1物理层
- 两个UART控制器（UART0/1），UART1支持DMA和流控制
- 两个带DMA的SPI控制器（SPI0/1），支持主模式和从模式。
- 一个SPI闪存控制器，用于运行代码
- 内置SPI Flash
- I2S音频接口
- 两个16位异步驱动器定时器

- 一个IIC控制器
- 四通道PWM输出
- 0.5瓦D类音频放大器输出
- 红外遥控解码器
- 看门狗
- 64位EFUSE

1.6 模拟外设

- 麦克风放大器电路
- 两个模拟音频输入通道
- 10位高精度模数转换器
- 16位高精度ADC（主要作为录音）
- 16位高精度数模DAC
- 低压保护
- 上电复位

1.7 操作条件

- 工作电压
- VBAT:2.0v-5.5v
- VDDIO:2.0v-3.4v
- 工作温度：-40° C至+85° C

1.8 封装规格

- SOP16

1.9 应用

- 声音玩具
- 音频播放器

二、引脚定义

2.1 引脚分配

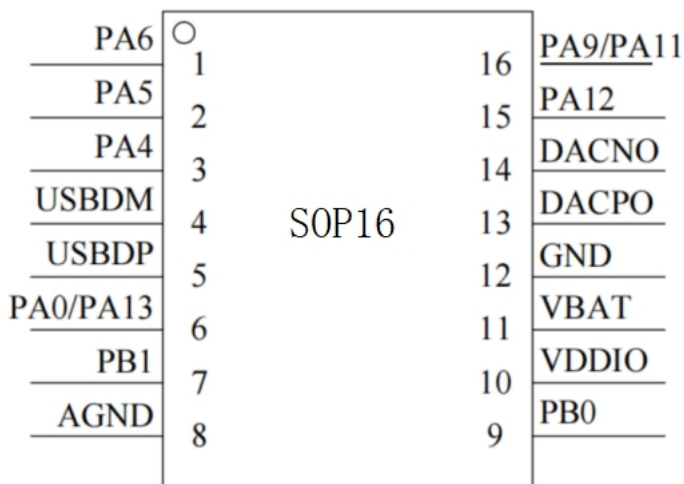


图2-1 SZY42F-SOP16封装图

2.2 SZY42F-SOP16 PIN引脚说明描述

PIN NO	Name	Type	Drive (mA)	Function	Description
1	PA6	I/O	8/64	GPIO	SPIIDIC:SPII Data In(C); SDODATD:SDO Data(D);
2	PA5	I/O	8/64	GPIO	ADC7:ADC Input Channel 7; SPIODAT3:SPIO Data Out3 SPIIDOC:SPII Data Out(C); SDOCMDC:SDO Command(C); SDOCMDD:SDO Command(D); UARTORXA:Uart0 Data In(A)); I2C_SDA(C); PWMI:PWM Channell Output;
3	PA4	I/O	8/64	GPIO	ADC6:ADC Input Channel 6; SPIODAT2:SPIO Data2; SPIICLK:C:SPII Clock(C); SDOCLKC:SDO Clock(C); SDOCLKD:SDO Clock(D); UARTOTXA:Uart0 Data Out(A); I2C_SCL(C); TMR2:Timer2 Clock In; PWM0:PWM Channel0 Output

4	USBDM	I/O	10	USB Negative Data (pull down)	ADC5:ADC Input Channel 5; SPIID0A:SPII Data Out (A); SDODATC:SDO Data (C); UARTITXA:UartI Data Out (A); I2C_SDA (A);
5	USBDP	I/O	10	USB Positive Data (pull down)	ADC4:ADC Input Channel4; SPI1CLKA:SPI1 Clock (A); UARTIRXA:UartI Data In (A); I2C_SCL (A);
6	PA0	I/O	8/64	GPIO (pull up)	Long Press Reset; ADC0:ADC Input Channel0; UARTOTXB:Uart0 Data Out (B);
	PA13	I/O	8/64	GPIO	ADC10:ADC Input Channel 10; AUX0:Analog Channel 0 Input; MIC_BIAS:Microphone Bias Output CAPO.Timer0 Capture
7	PB1	I/O	8/64	GPIO	MIC_IN: MIC Input Channel;
8	AGND	G	/		Analog Ground;
9	PB0	I/O	8/64	GPIO	DAC:Analog Audio Output; ADC13:ADC Input Channel 13; LVD:Low Voltage Detect;
10	VDDIO	P	/		GPIO Power,
11	VBAT	P	/		Battery Power Supply,
12	GND	G	/		Digital Ground;
13	DACPO	O	/		Class-D APA Positive Output,
14	DACNO	O	/		Class-D APA Negative Output;
15	PA12	I/O	8/64	GPIO	SPIID0B:SPII Data Out (B); MCAP3:Motor Timer3 Capture;
16	PA11	I/O	8/64	GPIO	ADC9:ADC Input Channel 9; SPI1CLKB:SPI1 Clock (B); MCAP2:Motor Timer2 Capture;
	PA9	I/O	8	GPIO (High Voltage Resistance)	UARTITXB:UartI Data Out (B); UARTIRXB:UartI Data In (B); I2C_SDA (D); CAP1:Timer1 Capture, PWM3: PWM Channel13 Output

三、电气特性

3.1 绝对最大额定值

Symbol	Parameter	Min	Max	Unit
Tamb	Ambient Temperature	-40	+85	° C
Tstg	Storage temperature	-65	+150	° C
VBAT	SupplyVotage	-0.3	5.5	V
VvDDIO33	3.3V IO Input Votage	-0.3	3.6	V

备注：芯片可能会因超过绝对最大额定值而损坏

3.2 PMU 特性

Symbol	Parameter	Min	Typ	Max	Unit	Test Conditions
VBAT	Voltage Input	2.0	3.7	5.5	V	-
VvDDIO	Voltage output	2.0	3.0	3.4	V	VBAT=3.7V, 100mA loading
IvDDIO	Loading current	-	-	100	mA	VBAT=3.7V

3.3 IO输入/输出电气逻辑特性

IO input characteristics						
Symbol	Parameter	Min	Typ	Max	Unit	Test Conditions
VIL	Low-Level Input Voltage	-0.3	-	0.3*VDDIO	V	VDDIO=3.3V
VIH	High-Level Input Voltage	0.7* VDDIO	-	VDDIO+0.3	V	VDDIO=3.3V
IO output characteristics						
VOL	Low-Level Output Voltage	-	-	0.33	V	VDDIO=3.3V
VOH	High-Level Output Voltage	2.7	-	-	V	VDDIO=3.3V

3.4 内部电阻器特性

Port	General Output	High Drive	Internal pull-Up Resistor	Internal pull-Down Resistor	Comment
PA0、PA4~PA6、 PA11~PA13 PBO、PBI	8mA	64mA	10K	60K	1、PA0 default pull up 2、USBDM&USBDP default pull down 3、internal pull_up/pull_down resistance accuracy $\pm 20\%$
PA9 (high voltage I/O)	8mA	—	10K	60K	
USBDP	10mA	—	1.5K	15K	
USBDM	10mA	—	180K	15K	

3.5 模拟DAC (PBO) 特性

Parameter	Min	Typ	Max	Unit	Test Conditions
Frequency Response	20	—	16K	Hz	1KHz/0dB 100Kohm loading With A-Weighted Filter
THD+N	—	-65	—	dB	
S/N	—	95	—	dB	
Output Swing	—	0.54	—	Vrms	1KHz/60dB 100kohm loading with A-Weighted Filter
Dynamic Range	—	92	—	dB	
Output Resistance	—	8.3	—	K	—

3.6 ADC 特点

Parameter	Min	Typ	Max	Unit	Test Conditions
Dynamic Range	—	75	—	dB	1KHz/210mVrms line mode6dB with cap PGAIS=2
S/N	—	79	—	dB	
THD+N	—	-70	—	dB	

四、串口协议说明



DATA:

- (1): 平时 DATA 脚为低电平
- (2): 每发一个信号前必须要有一个同步头。
- (3): 同步头为 20MS 高组成。
- (4): 数据 “0” : 6MS 低电平和 2MS 高电平组成。
- (5): 数据 “1” : 2MS 低电平和 6MS 高电平组成。
- (6): 先接收数据的最高位BIT7, 在接收 N-1 位, 最后接收数据的最低位BIT0。
- (7): DATA_RX为输入接收脚。
- (8): 所用引脚 PA0

MUTE脚:

- (1) MUTE为功放使能脚（低开高关）
- (2) 所用引脚 PA12（如果使用外部功放）

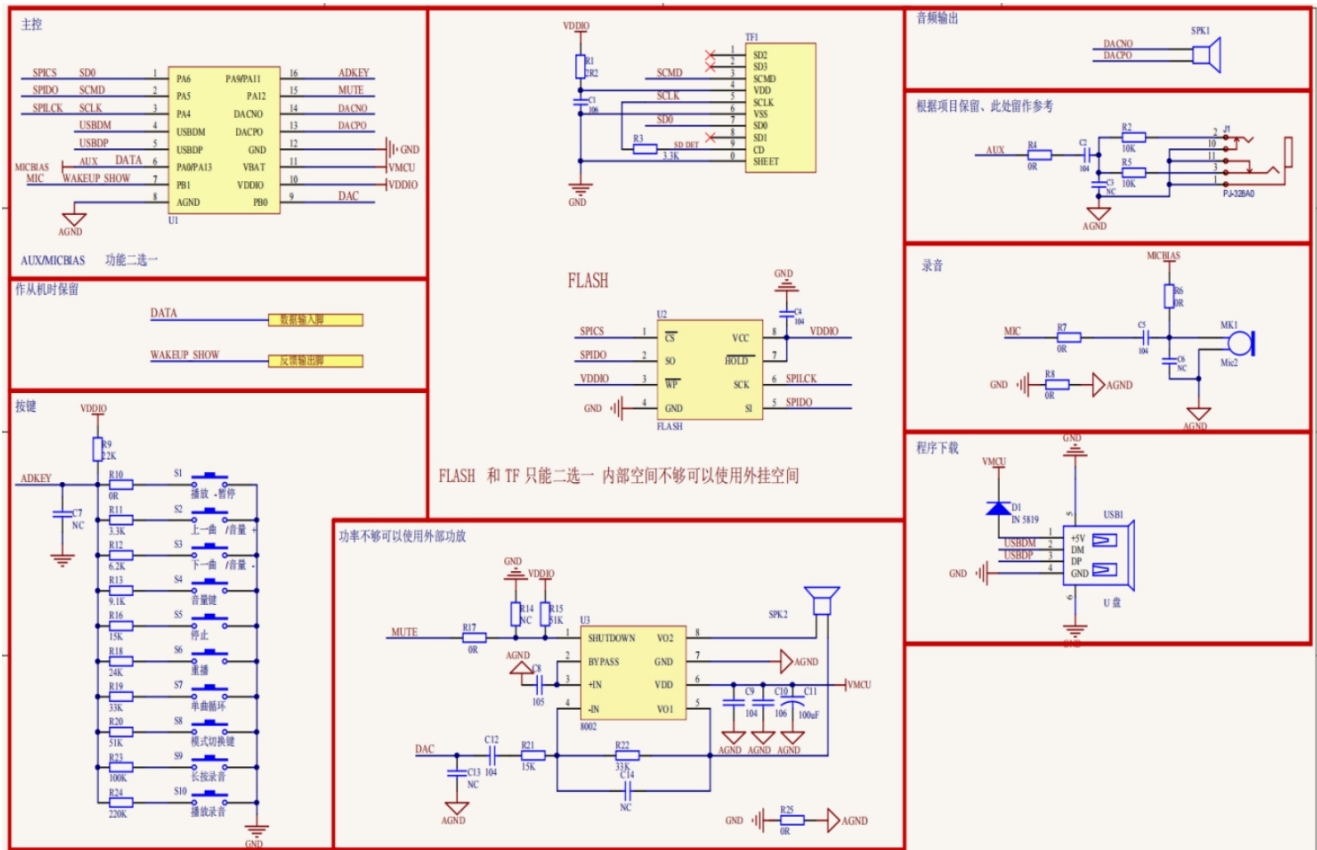
WAKEUP_PIN脚:

- (1) 进入低功耗输出低电平, 唤醒后输出高电平（反馈输出脚）
- (2) 所用引脚 PB1（**功耗: 可实现功耗低于10uA**）

五、串口协议参考表

序号	协议码	说明	备注
1	0X00	播放音乐1	
2	0X01	播放音乐2	
3	0X02	播放音乐3	
4	N~	N~	按实际需要
5	0XDF	最大播放音乐	
6	0XE0	上一曲	
7	0XE1	下一曲	
8	0XE2	播放	
9	0XE3	音量减	
10	0XE4	音量加	
11	0XE5	循环指令	
12	0XE6	读曲目	
13	0XE7	读播放状态	
14	0XE8	播放（不可打断）	
15	0XE9	四挡音量（高-中-低-静音）	
16	0XEA	BI一声	
17	0XEB	BI二声	
18	0XEC	BI四声	
19	0XEE	唤醒指令	唤醒后间隔400MS可以发播放指令
20	0XED	使芯片休眠指令	
21	0XEF	停止	
22	0XF0	音量1	静音
23	0XF1-0XFF	音量2-音量16	音量2-16

六、SOP16参考原理图



七、SOP16 芯片尺寸图

